## AGENDA Workshop "Reinigen – der richtige Weg"

## **22. September 2015**

9:00	<ul> <li>Begrüßung &amp; Vorstellung</li> <li>Begrüßung &amp; Vorstellung Thixar - Veranstalter</li> <li>Vorstellung pbt - Veranstalter</li> <li>Vorstellung Zestron - Gastgeber</li> </ul>	Dirk Rüdell (THIXAR) Vladimir Sitko (PBT) Zestron
9:20	Reinigungsbedarf in der Elektronikfertigung:  Baugruppenreinigung Fehldrucke & Schablonen Wartungsreinigung	Zestron
10:05	<ul> <li>Maschinelle Reinigungsverfahren</li> <li>Vorteile der maschinellen Prozesse</li> <li>Welche Verfahren stehen zur Verfügung?</li> <li>Wasseraufbereitungssysteme</li> </ul>	Dirk Rüdell (THIXAR)
10:45	Kaffeepause	
11:00	<ul> <li>Reinigungsmethoden</li> <li>Wirkungsweise der verschiedenen Technologien</li> <li>Möglichkeiten der Prozessoptimierung</li> <li>Welche Verfahren passen zu welcher Applikation?</li> </ul>	Vladimir Sitko (PBT)
11:45	Gemeinsames Mittagessen	
13:00	Wie plant man einen Reinigungsprozess für neue Produkte?	Vladimir Sitko (PBT)
13:30	<ul> <li>Ein Fahrplan zum optimalen Reinigungsergebnis</li> <li>Auswahl eines geeigneten Reinigungsmediums</li> <li>Reinigungstechnologien</li> <li>Zusammenarbeit mit Pasten/Kleber-Herstellern</li> <li>Reinigungsversuche</li> </ul>	Zestron
14:15	<ul> <li>Prozessüberwachung</li> <li>Verfahren zur Beurteilung der Reinigungsergebnisse</li> <li>Badüberwachung zur Qualitätssicherung</li> </ul>	Zestron
14:45	Kaffeepause	
15:00	Analytikum - praktischer Teil  Vorführung der Verfahren zur Prozessüberwachung	Zestron
15:45	Führung durch das Technikum  • Präsentation der pbt Anlagen	Sitko/ Rüdell (PBT / THIXAR)
16:30	Abschließende Diskussion/Fragen	